

202212-V0 0

特点:

● 频率范围: 0.1~2GHz

● 增益: 25dB

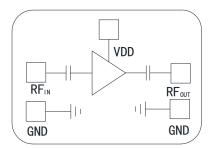
● 噪声系数: 0.6dB

● 输出 1dB 压缩点:24dBm

• OIP₃: 36dBm

● 单电源工作: 5V@79mA

● 芯片尺寸: 0.9mm×0.7mm×0.1mm



产品简介:

YDC1027 是一款采用 GaAs pHEMT 工艺设计制造的低噪声放大器芯片。该芯片采用了片上金属化通孔工艺保证良好接地。芯片背面进行了金属化处理,适用于导电胶粘接或共晶烧结工艺。

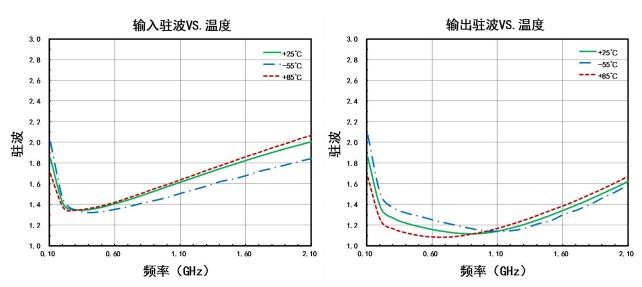
功能框图:

性能参数: (50Ω系统, T_A=+25°C, V_{dd}=+5V, I_{dd}=79mA)

	1-1,0 > 7,7 - 1	1011-701		• • • • • • • • • • • • • • • • • • • •	
参数名称	符号	参数值			单位
		MIN	TYP	MAX	平 位
频率范围	Frequency	0.1		2	GHz
增益	Gain	-	25	-	dB
增益平坦度	ΔG	-	±1.6	-	dB
输入驻波比	VSWR _I	-	1.8:1	-	-
输出驻波比	VSWRo	-	1.5:1	-	-
噪声系数	NF	-	0.6	-	dB
反向隔离度	IR	-	30	-	dB
输出 P-1dB	OP _{-1dB}	-	+24	-	dBm
输出 IP ₃ *	OIP ₃	-	+36	-	dBm
电源电压	$ m V_{dd}$	-	+5	-	V
工作电流	I_{dd}	-	79	-	mA

^{*:} OIP3测试条件:双音信号间隔 1MHz, Pout=0dBm/tone

典型测试曲线: (50Ω系统, V_{dd}=+5V, I_{dd}=79mA)

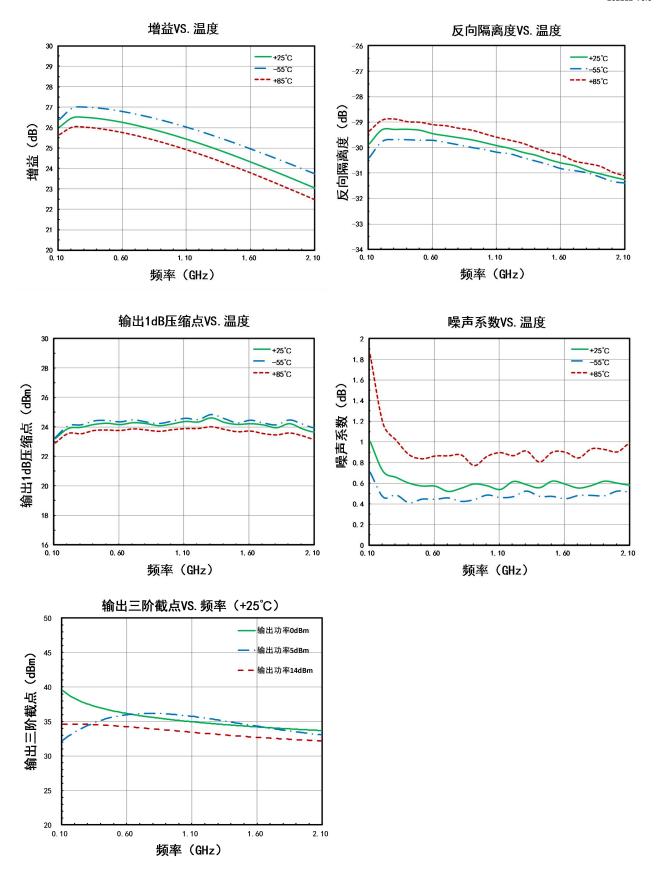


地址:成都市高新西区西区大道 531 号 5 楼 电话: 028-62100309 传真: 028-62105660

^{**:} 芯片均经过在片 100%直流与 RF 测试。

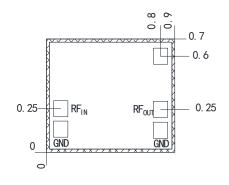


202212-V0 0





外形尺寸图:



注: 1.单位: mm;

2.芯片背面镀金,背面接地;

3.外形尺寸公差: ±0.05mm。

4.键合压点镀金,压点尺寸: 0.1×0.1mm;

引脚定义:

符号	描述				
RF_{IN}	射频输入,芯片内部有隔直				
RF _{OUT}	射频输出,芯片内部有隔直				
GND/芯片背面	接地,芯片底部需接地良好				

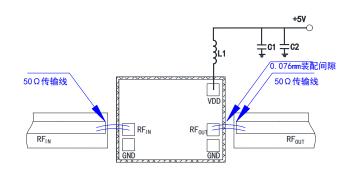
极限参数表:

参数名称	极限值	
输入射频功率.50Ω	+ 20dBm	
电源电压	+8V	
装配温度	+295℃, 30s	
工作温度	-55°C∼+125°C	
贮存温度	-65°C∼+150°C	

超过以上任何一项极限参数,可能造成器件永久损坏。



推荐装配图:



注:射频端口应尽量靠近微带线以缩短键合金丝尺寸,典型的装配间隙是 0.076~0.152mm,使用 Φ 25um 双金丝键合,建议金丝长度 250~400um。

推荐应用电路器件值:

频率	1~2GHz		0.1~2GHz		制造商	封装
编号	数值	型号	数值	型号	即延伸	到表
C1	10nF	GRM155R71H103KA88	10nF	GRM155R71H103KA88	村田	0402
C2	1uF	GRM155R61E105KA12	1uF	GRM155R61E105KA12	村田	0402
L1	150nH	0603DC-R15XGRC	-	-	线艺	0603
LI	-	-	磁珠	MMZ1005A182ET000	TDK	0402

注: 电容、电感、磁珠可根据实际使用频段选用。

产品使用注意事项:

- 1. 本芯片产品需要在干燥、氮气环境中存储,在超净环境装配使用。
- 2. 裸芯片使用的砷化镓材料较脆,芯片表面容易受损,不能用干或湿化学方法清洁芯片表面,使用时须小心。
- 3. 芯片粘结装配时,需考虑热膨胀应力对芯片的影响,芯片建议烧结或粘结在热膨胀系数相近的载体上,如可伐、钨铜或 钼铜垫片上,避免热膨胀应力匹配不当导致芯片开裂。
- 4. 芯片使用导电胶或合金烧结(合金温度不能超过300°C,时间不能超过30秒),使之充分接地。
- 5. 芯片射频端口使用 25um 双金丝键合,建议金丝长度 0.25~0.40mm (10~16 mils)。
- 6. 在存储和使用过程中注意防静电,烧结、键合台接地良好。